



候选人推荐报告

推荐顾问：罗茜宁 2021/09/26

刘川（推荐职位：FPGA工程师（智能计算团队））

男 | 27岁(1994) 未婚 1年 河北省石家庄桥东区 河北省(户籍)

—— 现状分析 ——

目前年薪	150000（税前）	希望薪资	面议
上岗时间	一个月	面试时间	提前沟通
薪酬结构	税前现金收入：15w=工资12w+奖金3w。其中， 工资包含：基础薪资(10k*12) 奖金包含：年终奖金(3w)		
核心优势	1、人选 本硕毕业于燕山大学电子与通信工程专业 ； 2、熟悉使用高速接口、 ISE、Vivado、Modelsim、Chipscope ； 3、熟练 VHDL ， 掌握Verilog ，熟悉 C语言 ； 4、熟练 Python 、查阅相关英文数据手册； 5、办公技能：熟练使用Office、 Visio 。		
职业经历	人选自本科毕业后有1年多的工作经验，目前在中国电子科技集团公司第五十四研究所任职硬件工程师（前身fpga）可接受IC数字芯片方向和fpga岗位设置。		
性格特点	候选人性格稳重，谦虚，不浮夸。		
家庭情况	人选现住石家庄，未婚，家人对其更换工作及地点表示理解与支持，沟通后希望能先线上接触，意向度高，后期可到面。		

教育经历 Education

- 燕山大学 2017.09 – 2020.06
硕士 | 统招 电子与通信工程
- 燕山大学 2013.09 – 2017.06
本科 | 统招 电子信息工程

工作经历 Work Experience

● 2020.08 – 至今 (1年2个月)

中国电子科技集团公司第五十四研究所 硬件工程师 (fpga)

电子科技集团公司第五十四研究所始建于1952年，是新中国成立的第一个电信技术研究所，经过60余年的发展和壮大，现已成为中国电子信息领域专业覆盖面最宽、综合性最强的骨干研究所，具有武器装备科研生产及质量体系方面的重要资质，是国家授权的电子工程专业承包壹级资质单位，电子工程甲级设计单位。

公司规模：10000人

工作关系：

所属部门：技术部

汇报对象：项目负责人

下属人数：0

工作职责：

硬件设计，硬件**调试与测试**，项目小批量生产与转产验收，基于**FPGA**的多通道多频段综合仿真设备，通过接收上位机数据，完成基带信号的处理，具体工作内容有协议可以线上具体沟通。

求职动机：

主要是技术局限，希望**fpga**岗位有深入的技术提升，工作技术有瓶颈，望接触高新技术工业，薪酬待遇希望有涨幅。

● 2019.04 – 2019.09 (6个月)

北京欣途峰科技有限公司 FPGA逻辑开发

经营范围包括技术开发、技术服务、技术咨询、技术转让、技术推广；软件开发；计算机系统服务；基础软件服务；应用软件开发；软件咨询；产品设计；模型设计；数据处理（数据处理中的银行卡中心、PUE值在1；5以上的云计算数据中心除外）；销售电子产品、通讯设备。

公司规模：20人

工作关系：

所属部门：研发部

汇报对象：老板

下属人数：0

工作职责：

使用128倍扩频，实现码片**速率为1.953125Mcps，符号速率15.2587890625ksps。**

离职原因：

实习工作，希望能接触更多**fpga**相关技术业务。

项目经历 Project Experience

● 2020.10 – 至今 多个项目的硬件电路设计

负责多个项目中板卡或模块的硬件电路设计，包括ATCA计算板、光环单元板、电源模块、背板等；主要涉及了**FPGA、PHY**芯片、电源模块、1350网卡控制等芯片的外围电路设计；其中包括**RGMI1、UART、USB2.0、I2C、SPI、PCIE**等接口电路；

项目职责：

- 1、完成硬件电路的原理图设计、评审；
- 2、辅助完成**PCB设计**、加工、电装及测试等工作。

- 2019.06 – 2019.08 某型号多通道多频段仿真设备

基于FPGA的多通道多频段综合仿真设备,通过接收上位机数据,完成基带信号的处理,并进行射频的发送与接收,该项目采用QPSK调制,并使用128倍扩频,实现码片**高速率为1.953125Mcps**,符号速率15.2587890625ksps。

项目职责:

负责该项目FPGA部分模块的代码开发与仿真,包括:加扰、卷积编码、**qpsk**调制、信道估计等。

- 2018.09 – 2019.01 高速数据处理及协议转换设备II

该项目为上一项目的软件升级版本,定义了全新的专用链路协议格式、协议转换规则、以及路由选择方式,并将**接口高速率提升至5Gbps**。

项目职责:

负责该项目整体方案设计,及FPGA软件逻辑部分开发、仿真、调试等。

- 2017.11 – 2018.06 高速数据处理及协议转换设备I

基于Xilinx 7k325tffg900,完成4路以太网口与2路高速GTX接口的转换,进行可配置的802.3协议到专用链路协议转换,**接口总速率3Gbps**。

项目职责:

负责该项目的FPGA协议转换模块开发,包括:FPGA代码实现、功能仿真、上板调试、现场测试、文档整理。