18538250722 | 837126368@qq.com | 男 | 生日：1994.10 深圳 | 工作经验：4年 | 求职意向：FPGA开发 |

个人优势

# 1、熟练使用vivado、quartus II、modelsim等EDA工具。2、熟练使用Verilog语言进行RTL代码编写。

3、熟练使用systemverilog代码进行仿真平台搭建。4、具备数字电路、模拟电路相关专业知识基础。

5、熟悉SDRAM、ﬂash等存储器件。

6、熟悉PCIe XDMA、Ethernet PHY、GT transceiver等IP 7、熟悉TCP/IP协议。

工作经历

**深圳华云信息系统有限公司** FPGA开发 2019.11-至今

内容**:**

业绩**:**

1. 参与项目需求的分析，以及 FPGA 快速交易系统开发计划和工程架构的制定。
2. 负责华云 HQM 证券、期货快速交易系统的方案设计
3. 负责华云 HQM 证券、期货快速交易系统仿真平台搭建
4. 负责华云 HQM 证券、期货快速交易系统 FPGA 代码的编写及仿真
5. 负责华云 HQM 证券、期货快速交易系统 FPGA 硬件调试，以满足所需的功能和性能
6. 参与相关测试计划以及测试用例的编写及评审
7. 配合其他工程师完成模块间、软硬联合调试
8. 负责产品的接口文档、设计文档、调试报告以及后期专利输出

主要业绩：

1、开发深市沪市行情数据多路选优功能，支持行情数据多路输入功能，多路行情数据互补，提升系统稳定性，并成功申请发明专利。

2、设计基于 xdma 的数据传输模块，以满足大量行情数据上下行需求，单侧上行、下行延时在700ns 。

3、 负责设计32bit的tcp镜像报文解析模块和32bit组播镜像报文数据解析模块，分别支持深市bianry协议解析，深市

MDDP组播协议解析，提升系统延时性能。

4、 21年10月和友商poc测试中，华云HQM证券交易系统完全落于下风，在这种情况下，我主导深市证券系统的优 化，通过加班加点不懈努力，仅用一个多月时间，在12月的poc测试中，实现逆转，HQM证券系统延时性能重新跻身行业前列。项目组也因此获得21年优秀团队。

**深圳市裕明鑫科技有限公司** FPGA开发 2019.03-2019.11

内容**:**

业绩**:**

工作职责：

1. 完成控制器FPGA代码的编写。
2. 配合其他工程师进行系统间调试测试，并解决测试中的问题。
3. 对现有控制器FPGA代码进行维护和更新。
4. 优化YM-TX503控制器代码并用于2019广州国际灯光展户外大屏。
5. 维护和更新YM-S1控制器用于支持太原、济南的城市的亮化工程。

**软通动力信息技术（集团）有限公司** 硬件测试 2018.04-2019.03

内容**:**

硬件测试工程师职责：

作为华为骨干路由器产品合作方硬件测试工程师，主要负责华为骨干路由器各类产品的研发测试。

1、可靠性测试，保证路由器产品在大流量，极端环境下的可靠性和稳定性。

2、系统测试，不仅保证设备上所有功能符合设计目的，又要找出设计中不合理的地方，对齐优化方案，测试结束刷新具有可继承性的测试用例。

3、整机测试，和产线对接，确保设备功能的完备性。

4、替代测试，降成本，增加设备部件的可选择性。

5、集采筛选测试，为了把最好的产品呈现给客户，严格把好产品质量第一关。

项目经历

教育经历

**广西大学** 本科 通信工程 2014-2018