

个人简历

姓名：张威 性别：男 出生年月：1990 年 9 月

籍贯：湖北黄冈 民族：汉 工作经验：6 年

最高学历：硕 士 专 业：嵌入式系统及其应用

联系方式：13058095179 邮 箱：414594353@qq.com



职位意向：硬件开发工程师

个人概况：

1. 教育背景

2013 年 9 月——2016 年 6 月 武汉大学 | 嵌入式系统及其应用 全日制 硕士

2009 年 9 月——2013 年 6 月 武汉理工大学华夏学院 | 信息工程自动化 全日制 学士

2. 专业技能

熟练运用 Cadence orcad 进行原理图设计,协助 layout 以及 SI 工程师进行布局以及布线评审 ;
熟悉企业级机框式核心交换机各个模块的工作原理与 fullmesh、crossbar 以及 clos 架构整体实现方式;

熟悉博通交换芯片 MAC 和一般厂家 CPU 的芯片的外围电路的设计思路;

能够协助 EMC 工程师定位 EMC 测试过程中异常原因点并进行 EMC 整改;

主要工作经历：

时间：2016 年 6 月——2019 年 5 月	职位：交换机硬件工程师	工作时间：3 年
公司：锐捷网络股份有限公司	行业：通讯、网络设备	部门：交换机事业部
时间：2019 年 5 月——2019 年 11 月	职位：基站硬件工程师	工作时间：0.5 年
公司：中兴通讯股份有限公司	行业：通讯、网络设备	部门：RHP 开发四部
时间：2019 年 11 月——至今	职位：交换机硬件工程师	工作时间：2.5 年
公司：深信服集团	行业：通讯、网络设备	部门：交换机事业部

主要项目经历：

1. Clos 架构数据中心交换机设计（2016 年 8 月——2019 年 5 月）锐捷网络

项目描述： 1、数据中心核心框式交换机业务卡设计；为核心数据中心交换机箱设计研发一张业务板，单张业务板配合交换矩阵板能够实现 36 个 100G 交换接口，单张卡集成 6 个交换芯片，配合机箱内的管理板和交换矩阵板使用，能够使核心机架式交换机（N18-X）最大实现 57.6T 的速率转发功能，面板口与背板口的交换收敛比为 2:3。

- 2、数据中心核心框式**交换机交换矩阵卡设计**：为核心数据中心交换机箱设计研发一张交换矩阵卡，该卡集成 3 片交换矩阵芯片，最多可提供 8 个槽位的交换矩阵，每张卡最大可提供 5.4T 的交换数据。

个人职责：

- 1、板卡的详细设计文档和原理图的设计，主要有模拟、安规、热插拔以及 CPLD 的设计；
- 2、负责板卡的 CPLD 的代码的编程与仿真验证；
- 3、板卡的集成测试与整机测试以及调试工作，并且与软件组以及 PCB 组共同解决测试过程中的问题；
- 4、为中试和首量生产过程中出现问题的提供解决方案；
- 5、进行 AB 配套的物料验证以及导入。

2. 框式 BBU 中 VRFc1 单板的硬件设计（2019 年 5 月——2019 年 11 月） 中兴通讯集团

项目描述： 单板的功能是实现其他厂商的射频信号接入到本公司的 BBU 设备中，实现对其他公司的异信元的解析和使用，避免信号资源的浪费。

个人职责：

1. 原理图与 PCB 的检查以及 ep1d 代码的编写调试；
2. 单板的集成测试与功能测试；
3. 前后仿真的功能需求的编写以及 bom 清单整理与精简；

3. Crossbar 架构园区网交换机设计（2019 年 11 月——至今） 深信服集团

项目描述：

- 1、框式园区网交换机**背板的设计**：分别为 03、06 以及 12 机箱背板，03 机箱背板采用 full_mesh 架构，06 和 12 背板采用 Crossbar 架构，背板每对高速链路均支持兼容 10G/25G 的速率，同时，03/06 背板均支持 POE 供电设计。
- 2、框式园区网交换机**业务卡的设计**：主要利用博通的 TD3 芯片设计一张 24 个万兆口以及另一张 24 千兆口加 16 万兆口的业务卡，2 张卡的 hg 均支持 10G/25G 的速率，兼容所有类型的机框设计。
- 3、框式园区网交换机**主控的设计**：主要利用博通的芯片设计一张 clossbar 架构的主控卡，该主控卡实现监控平面、管理平面以及数据平面的处理，单张最大可实现 2T 的数据交换。

个人职责：

- 1、参与部分总体设计的内容编写，主要与背板相关的指标要求以及新器件选型与导入；
- 2、完成上述板块设计的相关详细设计以及原理图设计，并且协助 SI 与 layout 人员完成布局与布线；
- 3、根据测试人员提交的测试 bug 进行原理图的修改，给出 bug 的解决办法。
- 4、与软件开发人员进行主控与业务卡以及背板的联调测试，如不同 MAC 芯片之间的打流；
- 5、组织样机或小批量整框交换机的环境可靠性验证测试并解决可靠性中发现的 bug；