**候选人评价**

**推荐理由:**

双一流本科学历计算机专业，5年FPGA开发经验，一直在通信领域发展，熟悉xilinx、verilog、rtl设计及数字信号处理，同时处理过100GE高速接口。

**看机会原因：**技术空间受限想突破自己，在职观望状态，

**简历**

**个人信息**

姓 名： 黄煦文

性 别： 男

手机号码： 13826645739

邮 箱： 1471940592@qq.com

年 龄： 27

所 在 地： 深圳-龙岗区

**教育经历**

2013.09 - 2017.07 中山大学 电子信息科学与技术 本科 统招985 211

**工作经历**

**2020.04 - 至今 深圳中软国际 高级fpga工程师**

职责业绩：

1.AWT平台开发

1)主要负责基于VU9P/VU13P的数字信号处理，包括数字中频，DUC/DDC等，基于多相滤波技术，实现多路并行信号的数字升/降采样、上/下变频等功能

2)打通基带板-中频板，服务器-中频板之间的高速接口，如Aurora、100GE等高速接口，包括接口IP的基础参数配置，根据接口协议设计板间通信机制，测试和维护接口的稳定性

2.基带信号处理

1)基于matlab实现802.11a(wifi2)物理层发射机和接收机仿真。发射机包括训练序列生成、数据加扰、BCC编码、IFFT变换、数据加窗等；接收机包括信号的功率检测、信号的帧同步、频偏估计、FFT符号同步、信道估计，Viterbi译码，解扰等；并仿真了不同的调制方式和码率，对比了Viterbi软解调和硬解调的性能

2)维护802.11ax(wifi6)物理层简化协议基带工程，提升系统稳定性。包括优化工程顶层结构，统一管理系统复位网络，提升ADDA接口稳定性，使能双路同步功率检测防止功率检测误检等，同时加入CSMA/CA功能，根据需求简化基带板与服务器之间的接口协议，缩短服务器指令时延等。

**2018.07 - 2020.04 深圳市大族视觉技术有限公司 FPGA工程师**

职责业绩：

1. 光谱共焦仪项目

在光谱共焦仪研发项目中承担基于FPGA的底层逻辑开发和维护，完成高速AD采集接口和基本外设IC控制，实现

底层数据处理，如中值/均值/低通滤波，并通过USB接口与上位机实现批量数据稳定传输，传输速率可达40MB/s。

2. 八轴运动控制卡研发项目

承担基于FPGA的八轴运动控制器的设计与维护任务，实现两种不同速度控制方法：1）上位机规划运动，底层负

责存储文件和解析指令，支持在线控制和离线自主运行；2）独立的底层梯形/S形速度规划，实现了纯RTL代码的速度控

制算法，可移植到任意FPGA平台，实现多轴的独立平稳控制。

3. 机台监控卡研发项目

在机台监控卡研发项目中，承担基于STM32、STM8S等低成本控制、测量系统的开发和移植，实现机台温湿度、

气温、气压、倾角、电压、功率等参数的测量，完成相关工程的移植和算法使用，如fft变换应用于电压/电流的频率、相差测量，实现机台的实时状态监控

**2017.07 - 2018.07 广州海格通信集团股份有限公司 FPGA工程师**

职责业绩：

1. 接口设计开发

1）基于Zynq-7000 PS-PL的总线交互逻辑设计，提供PS-PL数据交互通路；2）PCI-E高速接口应用，实现X86与板卡DDR之间的高速数据传输，设计PL对PS侧外挂DDR完全自主访问以及数据交互流控逻辑； 3）多种外设接口设计，包括SPI、DRP、单总线接口等 。

2. 基带信号处理

卫星电视广播协议DVB-S2、DVB-S2X的物理层基带调制器MATLAB仿真和FPGA实现，包括接口适配、BCH编码、星座映射、物理层组帧、前向链路发送任意符号率等功能模块仿真和实现。