**候选人评价**

**推荐理由:**

双一流本科学历，从事通信行业8年+，其中近4年FPGA开发经历，intel和xilinx芯片都开发过，quartus，vivado，modelsim等工具熟练使用。对wifi协议及射频测试较熟悉。

做事稳重，注重细节，能够积极融入团队中。

参与过2款量产设备的研发，并跟进从研发测试、落地生产到推广使用的整个流程。

**看机会原因：**公司后面业务方向会调整，做fpga的比重会减少

**期望薪资：**期望能持平，具体看面试情况和薪资架构来定

**简历**

**个人信息**

姓 名： 周佳吟

性 别： 男

手机号码： 13823368407

邮 箱： zhoujiayin88@126.com

年 龄： 34

所 在 地： 深圳-南山区

**教育经历**

2007.09 – 2011.07 哈尔滨工业大学 电气工程及其自动化 本科

**工作经历**

**2014.05—至今 普联技术有限公司 FPGA开发工程师**

行业类别： 通信/网络设备

工作描述： 2014-2018年参与公司大型射频测试设备的开发，并负责跟进生产到使用的推广。

工作中接触射频类设备较多，掌握对无线综测仪的校准方法及原理，对综测仪原理有所了解。可熟练使用频谱仪，信号源，网络分析仪等设备。

2018.2月开始参与公司FPGA项目的开发，包括外设控制及wifi协议算法在FPGA中的实现。

开发过pcie，ddr等外设控制，及通信算法的频域信号处理等。

**2012.11—2014.03 深圳天祥质量技术服务有限公司 质量管理/测试工程师**

行业类别： 检测/认证

工作描述： 主要负责对相关产品，按照目的地国家相关标准，进行质量检测。

协助管理文件，统计KPI及其他一些数据。

协助开发新仪器，管理仪器日常维护，以及对已损坏仪器联系售后维修。

协助开发新标准，根据客户要求，制定特殊的测试方法。

**项目经验**

**2021.07 — 至今 有线网络测试仪-FPGA开发**

工作描述：项目的目的是测试有线以太网，我负责其中一个型号的fpga程序开发，使用xilinx的vup系列芯片，开发了pcie，ddr等外设控制，目前项目样机调测中，还未量产。

**2018.02 — 2021.06 FPGA程序及驱动开发**

工作描述：公司内部使用的设备，主要用来测试产品射频性能，包含信号的发送和解析流程。我在其中参与了外设控制，包括spi，i2c，uart等通信方式和wifi协议算法开发的工作，使用intel的cyclone V系列芯片，目前项目已在产品测试中应用。

**2017.03 — 2018.02 自制测试设备开发**

工作描述：开发完成后可代替国外某品牌20W+设备，量产一批节省200W+

**2014.05 — 2017.02 计量体系建立及射频测试设备开发**

工作描述：公司之前并没有相关体系的建立，设备计量方面没有做过管理，需要从零开始建立一套自洽能持续运行的体系。管理方面主要积累了一个体系建立从无到有建立的经验，技术方面主要收获各类常用电磁及射频类设备的使用，深入研究了无限综测仪的原理，参与硬件开发，并制定校准方法。