

# 王天蒙

地址：广州市黄埔区威创生活园

出生日期：1987.12.20



## 教育经历

2008.09 - 2012.06	桂林电子科技大学	电子信息工程	本科
2012.09 - 2015.06	桂林电子科技大学	仪器科学与技术	硕士

## 专业技能

- 接口功能设计：JESD接口开发及调试，Serdes高速接口开发及调试，PE4302等接口仿真及调试；
- 专业工具使用：Xilinx Vivado、intel Quartus预布线、时序约束、数据分析等，熟练ModelSim仿真，MATLAB基本信号分析；
- 在数字无线基带信号处理领域有较丰富的项目开发经验：在数字链路设计、环路功控、功率定标、CFR、PLAGC、AGC、DUC/DDC、功放保护、TDD开关切换、系统空口对齐有丰富经验；了解DPD、CPRI接口；
- 仪器：掌握频谱仪、信号源、示波器信号使用；
- 文档编写：方案文档、交互文档、测试文档等。

## 工作经历

2015.07 - 至今 京信通信 **FPGA研发工程师**

## 主要项目

制式

**2G GSM**

### ◇ R16数字光纤直放站项目：

主要负责数字中频DUC/DDC部分代码设计和板级调试：Verilog代码ModelSim仿真，Vivado平台移植，功能验证；在逻辑代码编写、功能仿真，Vivado工具的使用及开发调试上能力得到有效锻炼。

产品为公司首款专网业务研发产品，为光纤直放站打开新的应用场景，交付第三方机构测试，且满足指标要求。

### GSM AU+RRH平台系列项目

GSM基站类产品，主要参与CPRI传输链路代码移植和系统时延调整，全面了解系统架构及系统时延方案。作为公司首款落地的基站项目，对公司业务线拓展和业绩提升发挥关键性作用。

制式

**4G LTE**

### 新一代低成本RRU平台项目

在项目中担当FPGA专业主要负责人。主要参与JESD接口，AGC、PLAGC、数字链路设计以及系统组网和稳定性测试；测试梳理了收发器、数字板启动流程等造成信号底噪异常、不正交、杂散等问题，为公司大批量产品出货提供质量保障。

本项目获得2017年度产品研发与技术创新类集团特等奖。

制式

#### 4G LTE

##### ◆ DR-8110IC,II2大功率数字无线项目

大功率无线直放站项目，主要参与中频代码设计、环路功控、功放保护方案梳理、ALC功能设计及调试、资源优化、指标优化等工作；优化功放保护，并完成一篇专利送审，提升器件资源使用率，提升公司产品的竞争力。

##### OpenRan RRU大功率平台

现阶段攻关类项目，主要参与信号处理部分FPGA功能设计及调试，参与了FPGA方案评审，数字板PL和PS部分FPGA预布线，PS平台搭建，PL部分JESD接口调试，8通道CFR仿真及调试，光口误码检测，反馈通道自动切换、环路功控设计及调试，整机功率定标方案设计等功能开发及调试；初步参与DPD调试。

制式

#### 5G NR

##### ◆ 5G智慧矿山项目

5G NR项目，主要参与CPRI链路调试、SERDES高速接口代码设计、数字链路路代码设计、系统空口对齐、TDD开关切换、光口误码测试，对CPRI接口有了初步认识，调试首款TDD产品。

智慧矿山项目是2020度集团重点项目，是公司5G垂直行业应用的先河。

## 证书&兴趣爱好

---

全国计算机二级；中级职称（电子技术通信方向）；羽毛球业余选手