

|  |
| --- |
|  |



 基本信息

◆

◆

◆

◆

◆

◆



 联系方式

132-9669-6370

996257274@qq.com

广东省深圳市



 个人技能

✔ 熟悉示波器、信号发生 器、逻辑分析仪等常用仪器

的使用

✔ 熟练使用 Cadence、

Altium Designer、 Multisim 等相关设计仿真

软件

✔ 熟悉各类常用器件及接 口并熟练阅读相关 datasheet、user guide、 specifications 等

✔ 熟悉 STM32、

XILINX/Lattice FPGA 等硬 件系统开发

✔ 对 SI/PI、热设计等有

姓 名：杨丰

性 别 ： 男

年 龄：26 岁

民 族 ：汉

籍 贯：湖北咸宁

职 位：硬件工程师

221b05ea6cbf84b31nZy0927FFJVwpG-UfyWQeekn\_U~

教育背景

|  |
| --- |
| 2014.09-2018.06 中南民族大学 通信工程 本科 主要课程：模拟电路、数字电路、c 语言、嵌入式系统，信号与系统、数字信 号处理、通信原理、计算机网络等。工作经历 |
| 2018.07-2019.07 广东格兰仕集团 硬件工程师◆ 负责家电项目开发的硬件设计、调试测试及整改工作，包括可靠性测试、EMC测试及工艺改良等；2019.07-至今 深圳市汉森软件有限公司 硬件工程师◆ 负责打印系统各类板卡硬件设计、检视、工程确认、调试测试及售后维护等；◆ 负责输出板卡的设计文档、规格书、调试测试报告及问题分析报告等资料；◆ 负责一些专项问题和新方案的研究；项目经验 |
| 2018.07~2019.07 夏普及惠而浦等客户家电控制板开发 项目使用 Altium Designer 进行原理图设计及 PCB layout，主要负责 MCU外围电路、AC-DC 隔离开关电源等设计，了解环境测试、EMC 测试等可靠性 测试及安规认证标准；2019.07~至今 工业打印系统板卡开发 工业打印系统一般由主板、喷头驱动板、扩展板等组成，项目依据客户打印设备需求评估开发板卡内容，按计划交付样板，通过客户验收； 板卡通常为 FPGA+ARM 架构，通过 FPGA 实现电源检测、电源控制、电机控制、输入检测、DDR3/Flash/EMMC 控制、千兆以太网通信、USB 通信、SATA 通信、 光纤通信、打印数据处理及喷头驱动等功能，通过 ARM(ZYNQ PS 端/STM32) 实现 ADC、DAC、界面交互、上位机交互、 内存管理、与 FPGA 通信、与喷头 通信等功能，其中喷头驱动部分根据不同厂家喷头参数各有不同，如通过 DAC+运放+功率放大或 ADC+DC-DC 调压等等； 项目使用Cadence 进行原理图设计、PCB 布局布线检视以及使用CAM350 检视输出光绘，主要负责板卡的方案设计、板级设计直至送样交付的完整开发流 程，熟悉 8 层及以下 PCB 设计，熟悉层叠及阻抗设计，能够向 layout 工程 师提供布局布线要求，向板厂提供制板要求并确认层叠阻抗等EQ； 熟悉板卡调试测试流程、如电源纹波测试、上下电时序测试，异常保护测试，信号时序测试，接口测试等等； 了解全志平台CPU 及移远 4G 通信模组开发； 了解基础的 FPGA verilog HDL 逻辑开发； 撰写喷墨打印系统板卡相关专利 3 篇；自我评价 |

 学习能力强，有责任感，抗压能力强。

 热爱运动 (羽毛球等) ，阳光积极。