



CURRICULUM VITAE

个人简历

个人信息

姓名：邓大伟

年龄：27

电话：13177917650

邮箱：754610091@qq.com

住址：湖北

工作经验：年

求职意向

从事职业：硬件

期望月薪：

教育背景

学校名称：南昌大学

就读时间：2014.09-2018.06

所学专业：通信工程

学历学位：本科

自我评价

- 性格开朗，幽默大方，具有良好的协调与沟通能力，及团队协作精神
- 思路清晰、责任心强，自学能力强
- 良好的敬业精神，能够吃苦耐劳，及承受工作压力。并具有极高的判断及办事果断能力。
- 能够独立完成本职及领导临时交办的工作

证书：CET-4

工作经历

公司名称：惠州市德赛西威汽车电子股份有限公司 职位名称：电子工程师

在职时间：2018.07-2019.10

工作描述：1. 一汽大众项目和大众项目的电路设计与开发，参与开发过程中每个元件的选型，与供应商交流器件选用标准与规范，根据功能安全进行每个模块电路的硬件测试

2. 参与新项目获取的报价与 TA 搭建，负责项目开发初始阶段的 BOM 与审核；

3 上汽通用仪表项目各个模块时序测试，规范 R2 平台的时序标准；

4 负责项目各阶段文档的编写和系统的录入工作，熟练的焊接技术；

5 协助机械和软件进行产品的测试和验证工作。

公司名称：富士康科技集团(深圳富桂精密工业有限公司) 职位名称：硬件工程师

在职时间：2019.10-2020.6

工作职责：1. WiFi 模组模块的射频测试，例如 TX 和 RX performance 的测试、conductive and air sensitivity 测试

2. RF 性能的匹配调试

3. 测试板的电路设计

公司名称：深圳市火乐科技发展有限公司 (JMGO) 职位名称：硬件测试开发工程师

在职时间：2020.6.-至今

工作职责：1. 熟悉智能投影的单板硬件开发，熟悉 MTK 平台，STM32 单片机外围电路设计

2. 负责智能投影和激光电视 PCBA 硬件测试，包括 SI,PI,等，例如电源纹波，上下电时序，I2C,I2S,SPI 等信号完整性测试

3. 参与智能投影的整机测试，例如功耗，ESD，光学等。

4. 根据项目和产品需求编写测试用例以及卡控质量标准

5. 参与原理图的评审以及 layout 的评审

6. 熟悉芯片选型，规格，外围电路设计

7. 参与硬件知识的归纳分享，负责策划案例归档，实验室构建

8. 参与售后问题机的分析。

技能

熟练使用电烙铁，风枪；熟悉办公软件 word，Excel，Cadance，LTSpice 仿真软件