



刘桢语

求职意向：FPGA工程师

求职岗位：FPGA 算法实现

25 岁

13352293952

1661239249@qq.com

深圳市

基本信息

- 姓 名：刘桢语
- 性 别：男
- 年 龄：24
- 婚姻状况：未婚
- 现所在地：深圳
- 期望工作地：深圳
- 联系方式：13352293952
- 工作邮箱：1661239249@qq.com
- 求职动机：期望在FPGA领域深耕
- 离职原因：目前的工作需要同时做FPGA驱动开发和pcb电路设计，工作性质发散，不利于专一发展

教育背景

2016.09-2020.06

沈阳工业大学

本科

通信工程

工作经历

- 任职公司：TCL华星光电技术有限公司
- 任职时间：2020/07-至今
- 公司背景：TCL华星光电技术有限公司是一家专注于半导体显示领域的创新科技公司，总部坐落于深圳市光明区。TCL华星成立以来，依靠自组团队、自主建设、自主创新经营持续向好，经营效率处于同行业领先水平，形成了在国内平板显示领域的领先竞争优势。
- 职 位：FPGA工程师
- 汇报对象：部门经理
- 工作职责：
 - 负责公司 AMOLED、mini、micro显示屏驱动开发工作；
 - PWM&PAM混合驱动开发；
 - 高速时钟芯片Silicon 5338开发；
 - FPGA系统板外围电路设计、电源电路选型设计制作。

项目经历

- 项目名称：Si5338高速时钟开发（2021年）
所在公司：TCL华星光电技术有限公司
项目描述：从接收端解出恢复时钟作为SI5344源时钟，SI5344输出作为GTH接收端参考时钟。用5344输出时钟分频作为Silicon 5338输入时钟，产生稳定输出频率作为发送端GTH参考时钟，达到接收端发送端GTH参考时钟同步；开发5338输出时钟展频功能，降低时钟EMI影响。
- 项目名称：Y20PWM驱动电路显示开发（2020全年）
所在公司：TCL华星光电技术有限公司
项目描述：以行为单位将RGB拆分成多用户子帧通过SRAM乒乓操作与轮流请求缓存入DDR中，以帧为单位进行读出，通过SRAM再次乒乓操作恢复出显示时钟数据流。
- 项目名称：Y21PWM&PAM驱动电路显示开发（2021全年）
所在公司：TCL华星光电技术有限公司
项目描述：低灰阶采取PWM多子帧驱动方式，高灰阶使用PAM驱动方式。开发多用户输入输出DDR3仲裁机制，开发多用户读写碰撞机制，使写碰撞与读碰分开检测，避免输入输出频率异步带来的读写地址错误。
- 项目名称：Y22PWM&PAM驱动电路显示侦测开发（2022年）
所在公司：TCL华星光电技术有限公司
项目描述：开发PWM与PAM混合驱动电路，通过serdes将lvds传输数据解成需要的视频源信号，经过ddr3中进行整帧存入写出，显示以及数据侦测回传等操作。

专业技能

- 开发使用Xilinx FPGA，熟练使用verilog以及tcl脚本语言；
- 熟练使用Vivado、Modelsim等仿真工具；
- 熟练使用ddr3进行数据存储操作，7路用户同时读写控制与ddr3交互；
- 具有spi通信协议开发经验（开发DAC7513E通信、CY7C68013A通信、winbond nor flash通信）；
- 具有I2C通信协议开发经验（开发SI5338时钟芯片）；
- 具有serdes开发经验（参与开发LVDS传输协议，开发使用MMCME2、PLLE2、IDELAY2、ISERDES2原语）；
- 熟悉LVDS、I2C、SPI、DDR3等高速接口；
- P2P传输协议开发经验（参与开发显示、侦测补偿驱动方案协议传输，SelectIO IP串行数据操作）；
- 掌握SRAM、fifo、mig、clk_wiz、XPM等IP和原语使用；
- 熟练使用XDC时序约束、CDC异步约束操作、时钟上树、布线拥塞调整；ECO、ila、vio调试工具上版验证；
- 英文CET-6，具有良好的英文文档阅读能力。

专利

- 显示器的驱动方法及显示器的驱动模块。 专利编号 CS20212152CN
- 显示器的混合驱动方式及显示器的混合驱动模块 专利编号 CS20213296CN
- 像素电路及显示面板。 专利编号 CS20220410CN